

Semesterplan 2012

TDT4295 Datamaskiner, prosjekt

Uke	Aktivitet	Deadlines
34	Oppstartsmøte	
35		Design Spec 1
36		Design Spec 2
37		Architecture 1 + Tutorials ferdig
38		Architecture 2 + Schematic 1
39		Schematic 2 + PCB 1
40		Final PCB
41	PCB sendes til produksjon	
42		
43	PCB forventes ferdig	
44		Førsteutkast rapport
45		
46		Sisteutkast rapport
47		Rapport leveres 19. november Presentasjon 21. november

Husk: Vi har en Design Review hver uke, tidspunkt opplyses ved semesterstart

Deadlinebeskrivelse

Design Spec 1

- Første revisjon av kravspesifikasjon
- Skisse av foreslått system

Design Spec 2

- Kravspesifikasjon skal være ferdig
- Forbedret systemskisse

Architecture 1

- Forslag til systemarkitektur
- Sentrale komponenter skal være valgt
- Beslutning om arbeidsdeling mellom mikrokontroller og FPGA
- Skisse av FPGA-arkitektur (realitetssjekk av systemarkitektur)
- Skisse av programvare for mikrokontroller (realitetssjekk av systemarkitektur)

Schematic 1 + Architecture 2

- Systemarkitektur er ferdig
- PCB-avhengige grensesnitt mellom komponentene er spesifisert
- Bestillingsliste for komponenter er klar. **Denne listen skal lages på Elfa og/eller Farnell sine nettsider for å lette bestillingsprosedyren.**
- Forbedret skisse FPGA-arkitektur
- Forbedret skisse av programvare for mikrokontroller

Schematic 2 + PCB Layout 1

- Sentrale komponenter er tegnet inn på PCBen
- Forbedret skisse FPGA-arkitektur
- Forbedret skisse av programvare for mikrokontroller

PCB Layout 2

- Alle komponenter er tegnet inn på PCBen
- Forbedret skisse FPGA-arkitektur
- Forbedret skisse av programvare for mikrokontroller